

Patent Laid open No. Hei. 8-125344

[0014]

[Embodiments] The following is a description of the embodiments of the present invention referring to Fig.1a to Fig.1c and Fig.2a to Fig.2d.

#### First Embodiment

Fig.1a to Fig.1c show one embodiment of the present invention schematically. First, a single-sided copper plated paper phenol board (Product No. R8702 Matsushita Electric Works, Ltd.) is prepared as a copper plated laminate. Then, an etching resist (Product Name: UV etching resist AS-400, TAIYO INK MFG. CO., LTD.) is printed on the copper side of the copper plated laminate so as to be patterned using a screen printing method. Exposed copper is then eliminated by etching using cupric chloride bath after forming an etching resist layer. The etching resist layer is then removed and conductive paste containing silver powder and phenol resin is printed on prescribed positions on the exposed wiring pattern surface. Conical-shaped conductive bumps are then formed with a bottom diameter of 0.3mm and a height of  $200 \pm 20 \mu\text{m}$ .

[0015] On the other hand, an electrolytic copper foil with an adhesive resin layer of epoxy resin and butyral resin of approximately uniform thickness ( $60 \mu\text{m}$ ) on one main surface is provided in advance. As shown in the cross-sectional view of Fig.1a, the electrolytic copper foil 6 provided with an adhesive resin layer 5 of epoxy resin and butyral resin on one main surface is superimposed and arranged to be laminated on substrate 4, which comprises paper phenol board 1 and conical shaped conductive bumps 3 formed on the surface of the wiring pattern 2 formed on one main surface of the paper phenol board 1, with the adhesive resin layer 5 facing the substrate 4 where the conductive bumps 3 are formed.

[0016] After that, a press board is arranged on the back surface of the electrolytic copper foil, while on the other hand, a silicone rubber board having approximately 3mm thickness is arranged on the back surface of the paper phenol board 1. In this state, the substrate is mounted in a press device with facilities for heating, pressing and cooling and is pressed and heated at 160 degree Celsius and at a resin pressure of 4 kPa. The heating is then stopped, cooling under the pressure, and the substrate is removed. As shown in the cross-sectional view of Fig.1b, the conductive bumps 3 are forced into the insulating adhesive resin layer 5, and the ends of the bumps pierce and project so as to give a copper foil plated board connecting with the surface of the facing electrolytic copper foil 6.

[0017] Secondly, an etching resist layer is formed and etched on electrolytic copper foil

6 of the copper foil plated board in the same manner to form wiring pattern 2', and single-sided double-layered wiring board is obtained as shown in the cross-sectional view shown in Fig.1c.

[0018] Observing this single-sided double-layered wiring board, the ends of the conductive wiring regions 3' formed by the conductive bumps 3 which are transformed by plastic deformation (in such a manner that the ends collapse) is electrically connected to the surface of the wiring pattern 2' at a low resistance (average resistance value is 2mΩ).

[0021] Fig. 2a to 2d are views schematically showing an embodiment of the present invention. First, a laminate of glass and epoxy resin with a thickness of 0.6mm is prepared, and a printing wiring pattern is formed on both of the main surfaces by printing conductive pastes and etching. After that, as the cross-sectional view shown in Fig.2a, conical-shaped conductive bumps 3a having 0.2mm of bottom diameter and 0.2mm high are formed at prescribed positions on one of the printing wiring pattern 8a on the surface of the glass epoxy resin laminate 7, in the same manner of the first embodiment.

[0022] Secondly, an electrolytic copper foil with adhesive resin layer is prepared to form an adhesive resin layer 5 of epoxy resin and butyral resin having approximately uniform thickness (60μm) on one main surface of an electrolytic copper foil 6 having 35μm thickness. The electrolytic copper foil with adhesive layer is superimposed and arranged to be a lamination on the glass epoxy resin laminate 7 in such a manner that the adhesive resin layer 5 facing the surface of the glass epoxy resin laminate 7 where the conductive bumps 3a are formed.

[0023] A patches are then arranged on the side of the glass epoxy resin laminate 7 where the printing wiring pattern 8b is formed and back surface of the electrolytic copper foil 6. In this state, the lamination is mounted in a press device with facilities for heating, pressing and cooling. The lamination is pressed and heated at 160 degree Celsius and at a resin pressure of 4 kPa. The heating is then stopped, cooling under the pressure, and then the lamination is removed. As shown in the cross-sectional view in Fig.2b, the conductive bumps 3a are forced into the insulating adhesive resin layer 5, and the end of the bumps pierce and project so as to give a single-sided copper foil plated board connecting with the surface of the facing electrolytic copper foil 6.

After forming a cone-shaped conductive bump 3b having a 0.2mm bottom diameter and 0.2mm height on the printing wiring pattern 8b of the single-sided copper

foil plate board in the same manner as the above-mentioned first embodiment, the electrolytic copper foil 6 with the insulating adhesive resin layer 5 is superimposed and arranged with the insulating adhesive resin layer 5 facing the surface of printing wiring pattern 8b where the conductive bumps 3b are formed to form a laminate. On this laminate, heating and pressure processing are implemented under the aforementioned conditions to manufacture a double-sided copper plated laminate. Incidentally, numeral 3a' and 3b' are conductive wiring regions constructed from conductive bumps 3a and 3b. Both of electrolytic copper foil 6 of the double-sided copper-plated laminate are processed using a screen printing method to form an wiring pattern 2' in the same manner, and a wiring board having two layers of the wiring pattern layer on each side is then obtained as shown in the cross-sectional view in Fig.2c. A hole piercing through in the direction of the thickness is then made at a prescribed position on the wiring board and conductive paste 9 is printed and coated on the inner wall of this hole to obtain multilayer wiring board connecting between wiring patterns 2' of both surfaces. as shown in Fig. 2d.

[0024] Observing this single-sided double-layered wiring board, the ends of the conductive wiring regions 3' formed by the conductive bumps 3 which are transformed by plastic deformation (in such a manner that the ends collapse) is electrically connected to the surface of the wiring pattern 2' at a low resistance (average resistance value is  $2m\Omega$ ). In this structure, fine wiring with a minimum connection pitch of 0.6mm is also possible.

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平8-125344

(43) 公開日 平成8年(1996)5月17日

(51) Int.Cl. <sup>8</sup>	識別記号	庁内整理番号	F I	技術表示箇所
H 0 5 K 3/46		N 6921-4E		
		B 6921-4E		
3/40		Z 7511-4E		

審査請求 未請求 請求項の数2 O L (全5頁)

(21) 出願番号 特願平6-262462

(22) 出願日 平成6年(1994)10月26日

(71) 出願人 000003078

株式会社東芝

神奈川県川崎市幸区瀬川町72番地

(72) 発明者 大平 祥

神奈川県川崎市幸区小向東芝町1番地 株

式会社東芝小向工場内

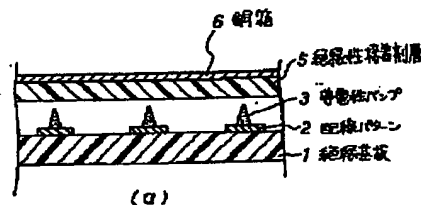
(74) 代理人 弁護士 須山 佐一

(54) 【発明の名称】 印刷配線板の製造方法

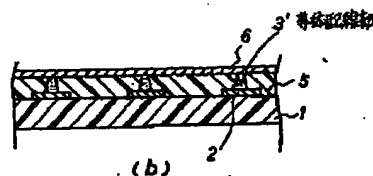
(57) 【要約】

【目的】 簡易なプロセスで、より高密度の配線が可能で、かつ低コストで信頼性の高い多層型配線板が得られる印刷配線板の製造方法の提供を目的とする。

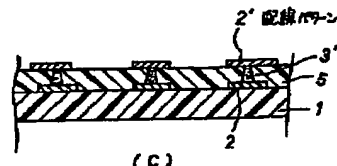
【構成】 絶縁性基板1面上に所要の導電性パターン2を設ける工程と、前記導電性パターン2面の所定位置に、導電性パンプ3を形成する工程と、前記導電性パンプ3を形成した面に、絶縁性接着樹脂層5を介して銅箔6を圧着し、導電性パンプ3の先端部を前記絶縁性接着樹脂層5を貫通させて対向する銅箔6面に接続する工程と、前記導電性パンプ3に接続した銅箔6を配線パターン3'する工程とを具備して成ることを特徴とする。



(a)



(b)



(c)

(2)

特開平 8-125344

1

2

## 【特許請求の範囲】

【請求項 1】 絶縁性基板面上に所要の導電性パターンを設ける工程と、前記導電性パターン面の所定位置に、導電性パンプを形成する工程と、前記導電性パンプを形成した面に、絶縁性接着樹脂層を介して銅箔を圧着し、導電性パンプの先端部を前記絶縁性接着樹脂層を貫挿させて対向する銅箔面に接続する工程と、前記導電性パンプに接続した銅箔を配線パターンニングする工程とを具備して成ることを特徴とする印刷配線板の製造方法。

【請求項 2】 絶縁性基板の両面に所要の導電性パターンを設ける工程と、前記導電性パターン面の所定位置に、導電性パンプをそれぞれ形成する工程と、前記導電性パンプを形成した両面に、絶縁性接着樹脂層を介して銅箔をそれぞれ圧着し、導電性パンプの先端部を前記絶縁性接着樹脂層を貫挿させて対向する銅箔面にそれぞれ接続する工程と、前記導電性パンプに接続した両銅箔をそれぞれ配線パターンニングし多層配線板化する工程と、前記多層配線板に所要の貫通孔を穿設する工程と、前記穿設した貫通孔内を導電性化する工程とを具備して成ることを特徴とする印刷配線板の製造方法。

## 【発明の詳細な説明】

## 【0001】

【産業上の利用分野】本発明は印刷配線板の製造方法に係り、特に配線パターン層間を貫通型の導体配線部で接続する構成を備え、かつ高密度な配線が可能な信頼性の高い印刷配線板を低コストで得ることができる製造方法に関する。

## 【0002】

【従来の技術】絶縁性基板の片面側に、配線パターン層を多層的に形成する方法として、次のような手段が知られている。第1の方法は、いわゆる銀ジャンパー法と呼ばれられるもので、先ず片面銅張り板を用意し、この片面に張られた銅箔をエッチング処理してパターンニング（1層目の配線パターン）した後、スクリーン印刷によって所要領域に絶縁樹脂を印刷し（層間絶縁層の形成）、この絶縁樹脂層上に導電ペーストをスクリーン印刷して2層目の配線パターンを形成する。ここで、1層目の配線パターンと2層目の配線パターンとは、前記スクリーン印刷で層間絶縁層を形成しなかった領域、つまり、1層目の配線パターンが露出していた部分に2層目の配線パターンを延設して接続が行われる。

【0003】第2の方法は、片面銅張り板を用意し、この片面に張られた銅箔をエッチング処理してパターンニング（1層目の配線パターン）した後、全面に絶縁樹脂をコーティングする。そして、この絶縁樹脂層をドリリング、レーザもしくはフォトリソグラフィ法で選択的に除去してビア穴を形成し、残した絶縁樹脂層（層間絶縁層）面およびビア穴に粗面処理など施してから、化学メッキ、電気メッキを併用して銅層を形成し、この銅層にパターンエッチング処理を施して2層目の配線パター

ンを形成する。

【0004】これら印刷配線板の製造方法は、工程が簡単で、コスト的にも有利に多層配線板を得ることができるので、関心を寄せられている。

## 【0005】

【発明が解決しようとする課題】しかしながら、前記第1の方法は、段差のある面に導電ペーストを印刷して配線パターンを形成するため、ファインパターンの形成に難点があり、配線密度の向上が大幅に制約されるという問題がある。一方、第2の方法の場合は、配線密度の向上に対応し得るが、エッチング、レジストコーティング、穴の穿設、粗面処理、化学メッキ、電気メッキ、エッチングレジスト形成、エッチング処理など工程が複雑化するとともに長くなって、歩留まりの低減化やコストアップを招来するという問題がある。

【0006】本発明は上記事情に対処してなされたもので、簡易なプロセスで、より高密度の配線が可能で、かつ低コストで信頼性の高い多層型配線板が得られる印刷配線板の製造方法の提供を目的とする。

## 【0007】

【課題を解決するための手段】本発明に係る第1の印刷配線板の製造方法は、絶縁性基板面上に所要の導電性パターンを設ける工程と、前記導電性パターン面の所定位置に、導電性パンプを形成する工程と、前記導電性パンプを形成した面に、絶縁性接着樹脂層を介して銅箔を圧着し、導電性パンプの先端部を前記絶縁性接着樹脂層を貫挿させて対向する銅箔面に接続する工程と、前記導電性パンプに接続した銅箔を配線パターンニングする工程とを具備して成ることを特徴とする。

【0008】本発明に係る第2の印刷配線板の製造方法は、絶縁性基板の両面に所要の導電性パターンを設ける工程と、前記導電性パターン面の所定位置に、導電性パンプをそれぞれ形成する工程と、前記導電性パンプを形成した両面に、絶縁性接着樹脂層を介して銅箔をそれぞれ圧着し、導電性パンプの先端部を前記絶縁性接着樹脂層を貫挿させて対向する銅箔面にそれぞれ接続する工程と、前記導電性パンプに接続した両銅箔をそれぞれ配線パターンニングし多層配線板化する工程と、前記多層配線板に所要の貫通孔を穿設する工程と、前記穿設した貫通孔内を導電性化する工程とを具備して成ることを特徴とする。

【0009】本発明において、絶縁性基板面上に所要の導電性パターンを設ける素材としては、たとえば銅張り積層板が挙げられる。具体的には、たとえば紙、ガラスクロス、ガラスマット、合成繊維などの基材と熱硬化性樹脂とから成る銅張りフェノール基板、銅張り紙エポキシ基板、銅張り紙ポリエステル基板、銅張りガラスエポキシ基板、銅張りガラスポリイミド基板、銅張りガラステフロン基板などがある。また、基材を組み合わせない形としては、たとえば銅張りポリイミド基板、銅張りポ

(3)

特開平8-125344

3

リエステル基板、銅張りポリエーテルイミド基板などが挙げられる。さらに、他の形態としては、金属板をベースとして絶縁樹脂層を介して銅箔など張った積層板、たとえばアルミニウムベース銅張り基板、鉄ベース銅張り基板、ステンレスベース銅張り基板、ケイ素銅ベース銅張り基板、銅ベース銅張り基板、42アロイスベース銅張り基板なども利用できる。

【0010】本発明において、銅張り積層板を素材とした導電性パターン化は、たとえば前記銅面にエッチングレジスト層を形成し、選択的なエッチングによって所要の導電性パターンを形成する手段が一般的に用いられる。また、導電性パンプは、所定の位置に精度よく貫通型の導体配線部を形成するため、絶縁性接着剤層を容易に、先端部が貫挿し得るよう略円錐型、角錐型など好ましいが、半球状、台形などでもよい。

【0011】さらに、前記導電性パンプは、たとえば銀、金、銅、半田粉、炭素粉などの導電性粉末、これらの合金粉末もしくは複合（混合）金属粉末と、たとえばポリカーボネート樹脂、ポリスルホン樹脂、ポリエステル樹脂、フェノキシ樹脂、メラミン樹脂、フェノール樹脂、ポリイミド樹脂などのバインダー成分とを混合して調製された導電性組成物で構成される。そして、前記導電性パンプの形貌は、たとえば比較的厚いメタルマスクを用いた印刷法により、アスペクト比の高い導体パンプを形成できる。そして、導体パンプの高さは、積層用の銅箔面に形成されている絶縁性接着剤層の厚さの1.3倍程度以上が望ましく、たとえば絶縁性接着剤層の厚さを50 $\mu$ mとすると、65～150 $\mu$ m程度に設定される。

【0012】本発明において、前記導電性パンプの先端部が貫挿する層間絶縁層を成す絶縁性接着剤層としては、たとえばポリビニルブチラル樹脂、フェノール樹脂、ニトリルラバー、ポリイミド樹脂、フェノキシ樹脂、キシレン樹脂もしくはこれらの2種以上の混合物、ポリカーボネート樹脂、ポリスルホン樹脂、ポリエーテルイミド樹脂、液晶ポリマー、ポリアミド樹脂なども使用することが可能である。また、前記樹脂にガラスマツト、無機充填剤、ガラスクロスなどを配合したものでよい。そして、銅箔面への形成は、銅箔面を予め粗面化処理しておき、この粗面に、前記絶縁性接着剤をコーティングすることにより成し得る。ここで、絶縁性接着剤層の厚さは、30～100 $\mu$ m程度に設定すれば十分に層間絶縁を確保し得る。

【0013】

【作用】本発明に係る印刷配線板の製造方法によれば、配線層間の絶縁層が接着性樹脂で構成され、かつ配線パターン化される銅箔面に一体的に形成されている。したがって、対向する配線パターン面に設置された導電性パンプが接着性樹脂層に圧入され積層一体化し、電気的な接続を成す加圧工程での位置ズレなども回避されるので、作業性が大幅に向上するばかりでなく、信頼性の高い層

4

間接続部を備えた印刷配線板が容易に得られることになる。つまり、プロセスの簡易化もしくは作業性の向上を図りながら、微細な配線パターン層間を任意な位置（箇所）で、高精度にかつ信頼性の高い電気的な接続を形成し得るので、配線密度の高い印刷配線板を低コストで製造することが可能となる。

【0014】

【実施例】以下図1 (a)～(c)、図2 (a)～(d)を参照して本発明の実施例を説明する。

実施例1

図1 (a)～(c)は、本実施例の実施態様を模式的に示したものである。まず、銅張り積層板として、片面銅張り紙フェノール基板（形番 R8702 松下電工K製）を用意した。その後、前記銅張り積層板の銅面にエッチングレジスト（商品名、UVエッチングレジストAS-400 太陽インキK製）をパターン状にスクリーン印刷法によって印刷し、エッチングレジスト層を設けてから、塩化第2銅浴を用いて、露出している銅をエッチング除去した。次いで、前記エッチングレジスト層を除去し、露出した配線パターン面の所定位置に、銀粉およびフェノール樹脂から成る導電ペーストを印刷して底面径0.3mm、高さ200 $\pm$ 20 $\mu$ mの円錐型の導電性パンプを形成した。

【0015】一方、厚さ35 $\mu$ mの電解銅箔の一面に、エポキシ樹脂-ブチラル樹脂系の接着性樹脂層をほぼ一様な厚さ（60 $\mu$ m）に設けたものを用意し、図1 (a)に断面的に示すごとく、紙フェノール基板1の一面に設けられた配線パターン2面に、円錐型の導電性パンプ3が形成された配線基板4と、一面にエポキシ樹脂-ブチラル樹脂系の接着性樹脂層5を設けた電解銅箔6とを、前記導電性パンプ3形成面および接着性樹脂層5を対向させて積層・配置して積層体化した。

【0016】その後、前記電解銅箔6裏面に、プレス板を配置する一方、前記紙フェノール基板1の裏面に厚さ3mm程度のシリコンゴム板を配置した。この状態で加熱、加圧、冷却機構付きのプレス装置にセットし、160 $^{\circ}$ Cで、圧力4 kPaの樹脂圧で加圧加熱した。次いで加熱を止め、加圧したまま冷却して取りだし、図1 (b)に断面的に示すごとく、前記導電性パンプ3が絶縁性の接着性樹脂層5中に圧入し、かつ先端部が貫挿、突出して、対向する電解銅箔6面に接続した銅箔張り板を得た。

【0017】次に、前記銅箔張り板の電解銅箔6について、上記と同様にスクリーン印刷でエッチングレジスト層を形成してエッチングし、配線パターン2'化し、図1 (c)に断面的に示すような、片面2層配線板を得た。

【0018】この片面2層配線板について観察したところ、導電性パンプ3によって形成された導体配線部3'の先端は塑性変形して（先端面が潰れた形で）、対向する配線パターン2'面に、電気的に低抵抗（平均抵抗値2m $\Omega$ ）で接続していた。

【0019】さらに、前記両配線パターン2、2'間の

(4)

特開平8-125344

5

接続の信頼性を評価するため、ホットオイルテストで（260℃のオイル中に10秒浸漬、20℃のオイル中に20秒浸漬のサイクルを1サイクルとして）、500回行っても不良発生は認められず、従来の銅メッキスホール法による場合に比較して、導電（配線）パターン間の接続信頼性が格段にすぐれていた。

【0020】なお、前記においては、銅張り積層板として、片面銅張り紙フェノール基板を用いたが、厚さ2mmのアルミニウム板に絶縁樹脂層を介して電解銅箔を張り合わせて成る銅張りアルミニウム基板（商品名、HITプレート 電気化学工業K製）を用いた場合も、同様の結果が得られた。

#### 【0021】実施例2

図2 (a)～(d)は、本実施例の実施態様を模式的に示したものである。まず、厚さ0.6mmのガラス・エポキシ樹脂系積層板を用意し、両主面に導電ペーストの印刷、エッチングなどの操作でそれぞれ印刷配線パターンを形成した。その後、図2 (a)に断面的に示すごとく、前記ガラス・エポキシ樹脂系積層板7面上の一方の印刷配線パターン8aの所定面上に、実施例1の場合と同様にして、底面直径0.2mm、高さ0.2mmの円錐型の導電性パンプ3aを形成した。

【0022】次に前記導電性パンプ3a形成面側に、予め用意しておいた厚さ35μmの電解銅箔6の一面に、エポキシ樹脂-ブチラル樹脂系の接着性樹脂層5をほぼ一様な厚さ（60μm）に設けて成る接着性樹脂層付き電解銅箔を、その接着性樹脂層5を対向させて積層・配置して積層体化した。▼

【0023】その後、前記電解銅箔6裏面およびガラス・エポキシ樹脂系積層板7の他方の印刷配線パターン8b形成面側に、当て板を配置した。この状態で加熱、加圧、冷却機構付きのプレス装置にセットし、160℃で、圧力4kPaの樹脂圧で加圧加熱した。次いで加熱を止め、加圧したまま冷却して取りだし、図2 (b)に断面的に示すごとく、前記導電性パンプ3aが絶縁性の接着性樹脂層5中に圧入し、かつ先端部が貫挿、突出して、対向する電解銅箔6面に接続した片面銅箔張り板を得た。▼次に、前記片面銅箔張り板の印刷配線パターン8b所定面上に、実施例1の場合と同様にして、底面直径0.2mm、高さ0.2mmの円錐型の導電性パンプ3bを形成した後、この導電性パンプ3b形成面側に、前記接着性樹脂層5付き電解銅箔6を、その接着性樹脂層5を対向させて積層・配置して積層体化した。この積層体について、前記と同様の条件で加熱、加圧処理を施して両面銅張り積層板を製造した。なお、3a'、3b'は導電性パンプ3a、3bによって構成された導体配線部である。その後、前記両面銅張り積層板の両電解銅箔6について、上記と同様にそれぞれスクリーン印刷法にて、配線パターン2'化し、図2 (c)に断面的に示すような、片面にそれぞれ2層の配線パターン層を有する配線板を得た。次いで、前記配

6

線板の所定位置に、厚さ方向へ貫通する孔を穿設し、この穿設孔内壁面に導電ペースト9を印刷・コーティングして、図2 (d)に断面的に示すような、両面の配線パターン2'間を接続する多層配線板を得た。

【0024】この多層配線板について観察したところ、導電性パンプ3によって形成された導体配線部3'の先端は塑性変形して（先端部が潰れた形で）、対向する配線パターン2'面に、電氣的に低抵抗（平均抵抗値2mΩ）で接続していた。また、この構成においては、最小接続ピッチが0.6mmのファイン配線も可能であった。

【0025】さらに、前記両配線パターン2、2'間の接続の信頼性を評価するため、ホットオイルテストで（260℃のオイル中に10秒浸漬、20℃のオイル中に20秒浸漬のサイクルを1サイクルとして）、500回行っても不良発生は認められず、従来の銅メッキスホール法による場合に比較して、導電（配線）パターン間の接続信頼性が格段にすぐれていた。

【0026】なお、本発明は上記実施例に限定されるものでなく、本発明の趣旨を逸脱しない範囲で、いろいろの変形を採り得る。たとえば、上記では片面2層型印刷配線板、および片面2層型印刷配線板構成同士を層間接続して4層化した印刷配線板の製造方法を例示したが、前記片面2層配線板構成の繰り返し、4層化構成の繰り返し、もしくはこれら構成の組み合わせなど適宜選択して、さらに多層の片面型印刷配線板、あるいは両面型印刷配線板の製造も可能である。

#### 【0027】

【発明の効果】上記説明したように、本発明に係る印刷配線板の製造方法によれば、簡単な製造プロセスでありながら、層間接続部が微細であっても、信頼性の高い層間接続を備えた印刷配線板を容易に製造することが可能となる。つまり、層間接続を成す導体配線部、換言すると導電性パンプを微小に形成し得ること、さらに層間絶縁層を形成する接着性樹脂層が、積層する銅箔面に一体化しているため、加圧過程などでの位置ズレも回避されることになり、信頼性の高い配線パターン層間接続が確保される。しかも、この配線パターン層間接続部を微小に形成し得るので、その分配線密度の向上や電子部品の実装用エリアも確保し易くなって、前記プロセスの簡略化に伴う低コスト化と相俟って、実装回路装置のコンパクト化や、高性能化などにも大きく寄与するものといえる。

#### 【図面の簡単な説明】

【図1】本発明の一実施態様例を模式的に示すもので、

(a)は絶縁性接着剤層付き銅箔および導電性パンプを形成した配線パターンを有する絶縁基板を積層・配置した状態を示す断面図、(b)は積層体を加熱、加圧して一体化した状態を示す断面図、(c)は銅箔を配線パターンニングした状態を示す断面図。

50 【図2】本発明の他の実施態様例を模式的に示すもの

(5)

特開平8-125344

8

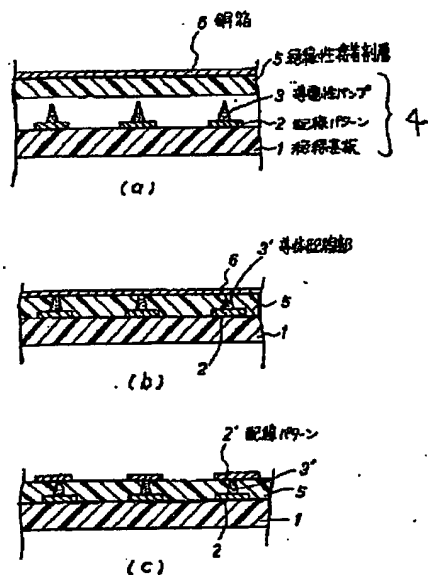
7  
で、(a)は絶縁基板の両面に配線パターンを形成し、一方の配線パターン面に導電性パンプを形成した状態を示す断面図、(b)は(a)の導電性パンプ形成面に絶縁性接着剤層付き銅箔を積層一体化した後、他方の配線パターン面に導電性パンプを形成した状態を示す断面図、状態を示す断面図、(c)は(b)の導電性パンプ形成面に絶縁性接着剤層付き銅箔を積層一体化した後、両銅箔を配線パターンニングした状態を示す断面図、(d)は(c)の配線基板の両面配線パターン間をスルホール接続した状態を示\*

\*す断面図。

【符号の説明】

- 1, 7……絶縁基板      2, 2'……配線パターン  
3, 3a, 3b……導電性パンプ      3', 3a', 3b'……導体配線部      4……配線素板  
5……絶縁性接着剤層      6……電解銅箔      8a, 8b……印刷配線パターン  
9……スルホール接続(導電ペースト層)

【図1】



【図2】

